**Plan de Pruebas**

**Portafolio de Título**

**School All in One**

***Fecha: 16/12/2024***

**Contenido**

[Historial de versiones 3](#_heading=h.30j0zll)

[Información del proyecto 3](#_heading=h.1fob9te)

[Integrantes 3](#_heading=h.2et92p0)

[Propósito del Plan de Pruebas 4](#_heading=h.tyjcwt)

[Alcance de las Pruebas 4](#_heading=h.1t3h5sf)

[Definición de Roles y Responsabilidades 5](#_heading=h.4d34og8)

[Tipos de Pruebas 5](#_heading=h.17dp8vu)

[Estrategias y Técnicas 5](#_heading=h.26in1rg)

[Definición de Proceso 6](#_heading=h.lnxbz9)

[Definición de Ciclos 6](#_heading=h.35nkun2)

[Calendarización de Actividades 6](#_heading=h.1ksv4uv)

[Riesgos 7](#_heading=h.2jxsxqh)

[Clasificación de los Defectos 7](#_heading=h.3j2qqm3)

[Definición de Artefactos 7](#_heading=h.4i7ojhp)

# Historial de versiones

| Versión | Fecha | Descripción/cambio | Autor |
| --- | --- | --- | --- |
| 1.0 | 16/12/2024 | Creación de Documento | Sebastian Acuña |
|  |  |  |  |
|  |  |  |  |

# Información del proyecto

| Organización | Duoc UC. Escuela de Informática y Telecomunicaciones |
| --- | --- |
| Sección | 006V |
| Proyecto (Nombre) | School All in One |
| Fecha de Inicio | 14/08/2024 |
| Fecha de Término | 04/12/2024 |
| Caso N° | 1 |
| Patrocinador principal | Hemerson Cifuente, Director de colegio |
| Docente | Fabian Saldaño |

# Integrantes

| Rut | Nombre | Correo |
| --- | --- | --- |
| **18.606.901-3** | **Sebastian Acuña** | **se.acuna@duocuc.cl** |
| **20.811.990-7** | **Dairon Marín** | **dai.marin@duocuc.cl** |
| **20.795.546-3** | **Rodrigo del Campo** | **ro.delcampo@duocuc.cl** |

# Propósito del Plan de Pruebas

| Propósito del plan de pruebas |
| --- |
| El propósito del plan de prueba es establecer una guía clara y estructurada para verificar que un sistema, software o producto funcione según lo esperado y cumpla con los requisitos establecidos. Su objetivo es proporcionar una guía detallada y estructurada para planificar, ejecutar y gestionar las pruebas de un sistema, software o producto, asegurando que este cumpla con los requisitos establecidos y funcione correctamente antes de su lanzamiento. Finalmente, la visiónes proporcionar una estrategia integral y detallada que guíe todo el proceso de pruebas, asegurando que el sistema, software o producto final cumpla con los estándares de calidad y funcione correctamente según lo especificado en los requisitos. |

# Alcance de las Pruebas

| Alcance de las pruebas |
| --- |
| El alcance del plan de prueba define los límites y las áreas específicas que se cubrirán durante el proceso de pruebas, estableciendo qué se va a probar, cómo se va a probar, quién lo hará y qué recursos se necesitarán.  Los módulos a los que se les harán pruebas serán los siguientes;   * Menú Principal * Menú Administrador o Director * Menú Docente * Menú Apoderado   Se define los requisitos de S.W. y de ambiente de pruebas   * Procesador: Intel(R) Xeon(R) Silver 4114 CPU @ 2.20Ghz * Almacenamiento: SSD 10Gb, base de datos incluida * RAM: 16Gb DDR4 con frecuencia de 2.666Mhz |

# Definición de Roles y Responsabilidades

| Definición de roles y responsabilidades | | |
| --- | --- | --- |
| Rol | Responsabilidades | Relevancia |
| Desarrollador | Realiza pruebas de integración y unitarias | Alto |
| Equipo de Pruebas | Realiza las pruebas funcionales o de sistema y de regresión | Alto |
| Analista QA | Documentar todo lo sucedido durante las pruebas | Alto |

# Tipos de Pruebas

| Tipos de pruebas a realizar*.* |
| --- |
| Para este proyecto se realizaron pruebas de tipo;   * Pruebas unitarias * Pruebas de integración * Pruebas de sistema * Pruebas de regresión |

# Estrategias y Técnicas

| Estrategia y técnicas de pruebas a aplicar |
| --- |
| Existen diversos tipos de estrategias y técnicas para desarrollar las pruebas, sin embargo, para este proyecto se realizaron las siguientes;  Estrategias de caja negra y blanca  Técnicas de partición, análisis y de transición de estado |

# Definición de Proceso

| Definición del proceso de testing |
| --- |
| Las actividades a realizar dentro del plan de pruebas son:   * Verificar la estética o interfaz gráfica * Ejecutar pruebas a los módulos desarrollados * Rectificar la integridad del sistema * Verificar posible error al realizar modificaciones * Comprobar conectividad con la BD |

# Definición de Ciclos

| Definición de ciclos de prueba a ejecutar |
| --- |
| Para cada una de las actividades se define realizar dos a tres ciclos de pruebas de cada uno de los módulos para así tener una mayor certeza y confiabilidad a la hora de implementar el sistema. En algunas oportunidades no basta con realizar una prueba, sino que se recomienda ejecutar más de una para comprobar posible duplicidad o redundancia en los datos. |

# Calendarización de Actividades

| Calendarización de las actividades de pruebas |
| --- |
| Mediante la carta gantt se presenta las distintas actividades  [Carta Gantt Desglosada](https://drive.google.com/drive/folders/1zP3xlvq97IyT7ctPQr-ddhiN2Ectur1y?usp=sharing) |

# Riesgos

| Resumen de riesgos | | | | | | |
| --- | --- | --- | --- | --- | --- | --- |
|  | **Fase del proceso de pruebas** | | | | | **Riesgo** |
| **Planificación** | **Análisis y diseño** | **Implementación y ejecución** | **Evaluación** | **Cierre** |
| **Magnitud** | **Baja** | **Moderado** | **Significativo** | **Alto** | **Significativo** |
| **Baja** | **Significativo** | **Moderado** | **Baja** | **Baja** |  |
| **Baja** | **Baja** | **Baja** | **Baja** | **Moderado** |  |
| **Baja** | **Baja** | **Alto** | **Significativo** | **Baja** |  |
| **Baja** | **Baja** | **Moderado** | **Alto** | **Baja** |  |
| **Baja** | **Baja** | **Baja** | **Baja** | **Baja** |  |
| **Baja** | **Significativo** | **Significativo** | **Alto** | **Significativo** |  |
| **Baja** | **Baja** | **Baja** | **Baja** | **Baja** |  |
| **Baja** | **Baja** | **Alto** | **Moderado** | **Baja** |  |
| **Baja** | **Baja** | **Moderado** | **Baja** | **Alto** |  |

# Clasificación de los Defectos

| Clasificación de los defectos | |
| --- | --- |
| Nivel de Severidad | Descripción |
| Medio | Se detectaron incoherencia entre el sistema y la BD |
| Bajo | Se ha detectado falla en la interfaz gráfica del menú principal |

# Definición de Artefactos

| Definición de artefactos | |
| --- | --- |
| Artefacto | Descripción |
| Interfaz de Menú Principal | Se entregaron el módulo para su revisión y modificación |
| Conexión de BD | Se notificaron las incoherencias encontradas para su modificación |